

(12) 特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2006年4月6日 (06.04.2006)

PCT

(10)
WO 2006/035728 A1

(51) 国際特許分類:
G06F 9/48 (2006.01) G06F 9/16 (2006.01)

(72) 発明者: および

(75) 発明者/出願人(米国についてのみ): 沖野直人
(OKINO, Naoto) [JP/JP]; 〒1070062 東京都港区南青山二丁目6番21号株式会社ソニー・コンピュータエンタテインメント内 Tokyo (JP). 戸川敦之
(TOGAWA, Atsushi) [JP/JP]; 〒1070062 東京都港区南青山二丁目6番21号株式会社ソニー・コンピュータエンタテインメント内 Tokyo (JP).

(21) 国際出願番号: PCT/JP2005/017646

(74) 代理人: 宮田正昭, 外 (MIYATA, Masaaki et al) 〒1040041 東京都中央区新富一丁目1番7号銀座ティーケイビル澤田・宮田・山田特許事務所 Tokyo (JP).

(22) 国際出願日: 2005年9月26日 (26.09.2005)

(81) 指定国(表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU,

(25) 国際出願の言語: 日本語

(26) 国際公開の言語: 日本語

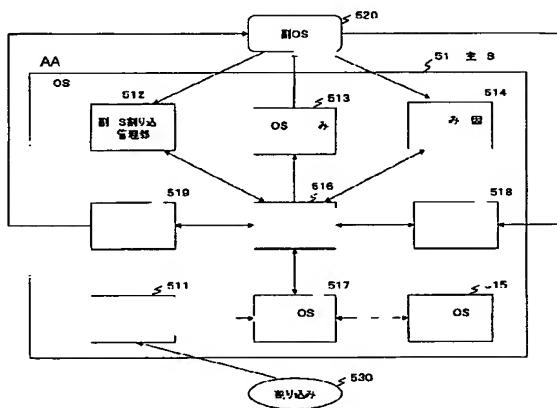
(20) 優先権子一タ:
特願2004-283529 2004年9月29日 (29.09.2004) JP

(71) 出願人(米国を除く全ての指定国について): ソニー株式会社 (SONY CORPORATION) [JP/JP]; 〒1410001 東京都品川区北品川6丁目7番35号 Tokyo (JP).

/統葉有J

(54) Title: INFORMATION PROCESSING DEVICE, INTERRUPT PROCESSING CONTROL METHOD, AND COMPUTER PROGRAM

(54) 発明の名称: 情報処理装置、割り込み処理制御方法、並びにコンピュータ・プログラム



520 SUB OS
510 MAIN OS
AA MAIN OS
512 SUB-OS INT RRU & MANAGEMENT UNIT
513 SUB-OS INTERRUPT VECTOR MANAGEMENT UNIT
514 INTERRUPT FACTOR REGISTRATION MANAGEMENT UNIT
515 INTERRUPT RESERVATION CONTROL UNIT
516 INTERRUPT DISTRIBUTION UNIT
517 INTERRUPT PROCESSING COMPLETION NOTIFICATION UNIT
518 INTERRUPT PRIORITY MANAGEMENT UNIT
519 EXECUTION OS SWITCHING CONTROL UNIT
521 EXECUTION OS STATE MANAGEMENT UNIT
530 INTERRUPT

(57) Abstract: There is provided an improved interrupt processing control configuration in a system where a plurality of operation systems (OS) are simultaneously operating. In the system where a plurality of OS are simultaneously operating, a main OS to execute an interrupt processing control is set and no interrupt mask setting authority is given to a sub-OS other than the main OS. The sub-OS reports whether the sub-OS is in an interrupt-enabled state or an interrupt-inhibited state to the main OS. According to the reported information, the main OS performs an interrupt mask control of the sub-OS. With this configuration, it is possible to eliminate the problem of reservation of the interrupt processing by the mask control of the sub-OS itself and perform an interrupt control based on the intention of the main OS. A necessary interrupt processing can be performed with a higher priority. Moreover, since the main OS manages the sub-OS interrupt vector area, it is possible to realize memory area reduction.

は乃要約: 複数のオペレーションシステム(OS)が同時に動作するシステムにおける改良された割り込み処理制御構成を提供する。複数OSが同時に動作するシステムにおいて、割り込み処理制御を実行する主OSを設定し、主OS以外の副OSに割り込みマスクの

WO 2006/035728 A1

/統葉有7



ID, IL, IN, IS, KE, KG, KM, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, LY, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NG, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW

(84) 指定国(表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), エーラシア (M, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE,

IS, IT, LT, LU, LV, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:
— 國際調査報告書
- 補正書・説明書

2文字コード及び他の略語については、定期発行される各PCTガセットの巻頭に掲載されている「コードと略語のガイドスノート」を参照。